

74
gw 7/10

520.39381X00

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE



Applicant(s): H. MUKOUYAMA, et al

Serial No.:

Filed: December 11, 2000

Title: ATM COMMUNICATION APPARATUS AND ATM CELL
FORWARDING CONTROL METHOD

Group:

LETTER CLAIMING RIGHT OF PRIORITY

Honorable Commissioner of
Patents and Trademarks
Washington, D.C. 20231

December 11, 2000

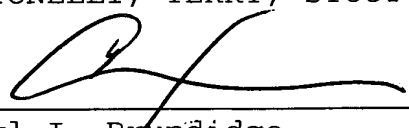
Sir:

Under the provisions of 35 USC 119 and 37 CFR 1.55, the
applicant(s) hereby claim(s) the right of priority based on
Japanese Patent Application No.(s) 2000-247940 filed August
10, 2000.

A certified copy of said Japanese Application is
attached.

Respectfully submitted,

ANTONELLI, TERRY, STOUT & KRAUS, LLP



Carl I. Brundidge
Registration No. 29,621

CIB/nac
Attachment
(703) 312-6600

RECEIVED
RECEIVED
JUL 09 2001
JUL 09 2001
Technology Center 2600
Technology Center

RECEIVED
JUL -6 2001
TO 2800 MAIL ROOM

日 本 国 特 許 庁

PATENT OFFICE
JAPANESE GOVERNMENT

JC843 U.S. PRO
09/733095
12/11/00

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日

Date of Application:

2000年 8月10日

出 願 番 号

Application Number:

特願2000-247940

出 願 人

Applicant (s):

株式会社日立製作所

CERTIFIED COPY OF
PRIORITY DOCUMENT

IC 2600 MAIL ROOM

JUL -5 2001

RECEIVED

RECEIVED

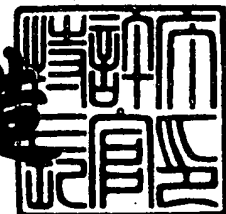
JUL 09 2001

Technology Center 2600

2000年10月20日

特許庁長官
Commissioner,
Patent Office

及川耕造



出証番号 出証特2000-3086900

【書類名】 特許願

【整理番号】 NT00P0130

【提出日】 平成12年 8月10日

【あて先】 特許庁長官 殿

【国際特許分類】 H04L 12/48

【発明者】

【住所又は居所】 神奈川県横浜市戸塚区戸塚町 2 1 6 番地 株式会社日立
製作所通信事業部内

【氏名】 向山 裕之

【発明者】

【住所又は居所】 神奈川県横浜市戸塚区戸塚町 2 1 6 番地 株式会社日立
製作所通信事業部内

【氏名】 ▲芦▼ 賢浩

【発明者】

【住所又は居所】 神奈川県横浜市戸塚区戸塚町 2 1 6 番地 株式会社日立
製作所通信事業部内

【氏名】 岩村 篤

【発明者】

【住所又は居所】 神奈川県横浜市戸塚区戸塚町 2 1 6 番地 株式会社日立
製作所通信事業部内

【氏名】 小林 正伸

【発明者】

【住所又は居所】 神奈川県横浜市戸塚区戸塚町 2 1 6 番地 株式会社日立
製作所通信事業部内

【氏名】 沼上 泰彦

【特許出願人】

【識別番号】 000005108

【氏名又は名称】 株式会社日立製作所

【代理人】

【識別番号】 100068504

【弁理士】

【氏名又は名称】 小川 勝男

【電話番号】 03-3661-0071

【選任した代理人】

【識別番号】 100086656

【弁理士】

【氏名又は名称】 田中 恭助

【電話番号】 03-3661-0071

【選任した代理人】

【識別番号】 100094352

【弁理士】

【氏名又は名称】 佐々木 孝

【電話番号】 03-3661-0071

【手数料の表示】

【予納台帳番号】 081423

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【ブルーフの要否】 要

【書類名】明細書

【発明の名称】A T M通信装置およびA T Mセル転送制御方法

【特許請求の範囲】

【請求項 1】

複数の入力回線と複数の出力回線に接続され、上記各入力回線から受信されたセルを各セルのヘッダに含まれるコネクション識別情報によって特定される上記複数の出力回線のうちの 1 つに送出する A T M (Asynchronous Transfer Mode) 通信装置において、

上記各入力回線から受信されたセルを一時的に蓄積するためのバッファメモリと、

上記バッファメモリ内の蓄積セルが出力回線別にコネクション対応のセルキューを形成するように、上記各入力回線から受信されたセルを上記バッファメモリ内に書き込むための書き込み制御装置と、

上記バッファメモリに形成された各セルキューから、コネクション毎に予め決められた最低帯域を保証し、予め決められた最大帯域を超えない範囲でセルを読み出すための読み出し制御装置と、

蓄積セル量が予め設定された閾値を超えたセルキューからの読み出しセルに輻輳表示を付すための手段とを有することを特徴とする A T M 通信装置。

【請求項 2】

前記読み出し制御装置が、

前記各出力回線毎に、該出力回線に多重化された複数のコネクションに各々の最低帯域を保証してタイムスロットを割り当てるための情報を記憶した保証帯域テーブルと、

各出力回線毎に、多重化された各コネクションに許容される空きタイムスロットの割り当て範囲を示す情報を記憶した共有帯域テーブルと、

上記保証帯域テーブルで指定されたコネクションのセルキューに送出すべきセルがないために空き状態となったタイムスロットと、上記保証帯域テーブルでコネクションが指定されていない空きタイムスロットとにおいて、上記共有帯域テーブルを参照してセルを読み出すべきコネクションを決定するための手段とを有

することを特徴とする請求項 1 に記載の A T M 通信装置。

【請求項 3】

請求項 2 に記載の A T M 通信システムにおいて、更に、

前記各出力回線毎に、多重化された各コネクション毎の蓄積セルの有無をフラグビットで表示したフラグテーブルを有し、

前記共有帯域テーブルが、前記情報として、多重化された各コネクション毎に空きタイムスロットの割り当て個数を示すフラグビット列を記憶しており、

前記コネクション決定手段が、上記フラグテーブルが示すコネクション順に配列されたフラグビット群と、上記共有帯域テーブルから抽出されたコネクション順に配列されたフラグビット群との演算結果に基づいて、セルを読み出すべきコネクションを決定することを特徴とする A T M 通信装置。

【請求項 4】

前記コネクション決定手段が、同一コネクションへの連続的な空きタイムスロット割り当てを回避するための手段を備えることを特徴とする請求項 2 または請求項 3 に記載の A T M 通信装置。

【請求項 5】

前記書き込み制御装置が、前記バッファメモリへの書き込みが不可能となった受信セルと、該受信セルと同一コネクションに属した後続の受信セルを選択的に廃棄するための手段を備えたことを特徴とする請求項 1 ～請求項 4 の何れかに記載の A T M 通信装置。

【請求項 6】

前記書き込み制御装置が、前記バッファメモリへの書き込みが不可能となった受信セルと、該受信セルと同一コネクションに属した既に蓄積済みのセルと、該受信セルと同一コネクションに属した後続の受信セルを選択的に廃棄するための手段を備えたことを特徴とする請求項 1 ～請求項 4 の何れかに記載の A T M 通信装置。

【請求項 7】

前記セル廃棄手段が、前記バッファメモリへの書き込みが不可能となった受信セルと同一のパケットに属したセルを選択的に廃棄することを特徴とする請求項

1～請求項4の何れかに記載のA T M通信装置。

【請求項8】

それぞれ複数の入力回線と複数の出力回線とに接続され複数のノードからなるA T M(Asynchronous Transfer Mode)網におけるA T Mセル転送制御方法において、

上記何れかのノードで、蓄積セルが出力回線別にコネクション対応のセルキューを形成するように、上記各入力回線から受信されたA T Mセルをバッファメモリに書き込むステップと、

上記A T Mノードで、上記バッファメモリに形成された各セルキューから、コネクション毎に予め決められた最低帯域を保証し、予め決められた最大帯域を超えない範囲に帯域制御しながらA T Mセルを読み出し、蓄積セル量が予め設定された閾値を超えたセルキューからの読み出しセルには輻輳表示を付した上で、コネクションと対応した出力回線にA T Mセルを送出するステップとを含むことを特徴とするA T Mセル転送制御方法。

【請求項9】

前記輻輳表示が付されたA T Mセルの宛先端末装置で、受信A T Mセルの送信元端末装置に対して、輻輳が発生したことを示す制御セルを送信するステップと

上記制御セルを受信した送信元端末装置で、A T Mセルの送出量を抑制するステップとを含むことを特徴とする請求項8に記載のA T Mセル転送制御方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、A T M(Asynchronous Transfer Mode)通信装置およびA T Mセル転送制御方法に関し、更に詳しくは、A T M網内での輻輳発生を回避するための機能を備えたA T M通信装置および輻輳発生を回避するためのA T Mセル転送制御方法に関する。

【 0 0 0 2 】

【従来の技術】

近年のパーソナルコンピュータの普及と、インターネットの利用拡大に伴い、アクセス網では、音声、画像の他に、バースト性をもったデータ系トラヒックが増加している。アクセス網における今後の動向を考慮に入れて、ATMフォーラムおよびITU(International Telecommunication Union)では、トラフィックの集中するアクセス網内で起り得る輻輳状態からの回避制御とトラヒックの効率的な収容を目的としたサービスクラスとして、ABR(Available Bit Rate)とGFR(Guaranteed Frame Rate)とが提案されている。

【 0 0 0 3 】

ABRでは、各ユーザー端末が、セル送出レートの上限をPCR(Peak Cell Rate)、下限をMCR(Minimum Cell Rate)として、ネットワークの状態に応じて、その時々利用できる帯域ACR(Allowed Cell Rate)を決定している。データ送信側の端末は、データセル列に所定周期(または使用帯域に応じた所定の頻度)で挿入したRMセルによって、自分が利用可能な帯域ACRを探索する。各RMセルには、明示的セルレート(ER:Explicit Cell Rate)として、送信側端末がもつPCRの値が設定されている。ABRコネクション上の各ノードは、受信したRMセルのERフィールドの値を自分がサポート可能なセルレートに下方修正することができる。また、輻輳が発生したノードでは、通過するデータセルの輻輳表示(EFCI)ビットを“1”に設定することによって、データ受信側の端末に輻輳の発生を通知することができる。

【 0 0 0 4 】

受信側の端末は、RMセルを受信すると、これを送信側端末に折り返す。もし、データセルの輻輳表示(EFCI)ビットによって、ネットワーク内での輻輳の発生を通知されていた場合は、送信側端末に折り返すRMセルの輻輳表示(CI)ビットを“1”に書き変える。送信側端末は、戻ってきたRMセルの内容に特別な変更がなければ、利用可能帯域ACRの値を所定のレートで増加することによって、送信セル量を漸次PCRに近づけていく。逆に、受信したRMセルの輻輳表示(CI)ビットが“1”になっていた場合は、ACRを所定レート(

1 / R D F : Rate Decrease Factor) で低下させ、もし、自分が設定した E R の値が低い値に書き換えられていた場合は、利用可能帯域 A C R を上記 E R で指定された値にまで下げることによって、輻輳状態からの脱却を図る。

【 0 0 0 5 】

一方、G F R では、トラヒックを効率的に収容するために、各コネクションに最低帯域を保証し、もし、伝送路に未使用の帯域が存在していた場合は、該伝送路に多重化された複数のコネクション間で未使用帯域を公平に分配することを可能としている。また、G F R では、輻輳時に A T M セルが廃棄された場合、T C P / I P (Transmission Control Protocol / Internet Protocol) など、端末間通信における上位レイヤによるデータ再送機能を期待して、セル廃棄をパケット単位で行うことが提案されている。

【 0 0 0 6 】

【発明が解決しようとする課題】

上述した G F R では、各コネクションの最大帯域の範囲内で伝送路の未使用帯域を有効に利用した通信が可能となる。しかしながら、G F R では、各コネクションの伝送レートが伝送路上のトラフィック量に依存しており、トラフィックが増加して未使用帯域が少なくなると、各コネクションの転送レートが最低帯域近くにまで低下するという問題がある。このため、例えば、送信側端末が最大帯域に近いレートで A T M セルを送出した場合、伝送路が空いていれば、未使用帯域を有効に利用した高速度のデータ転送が可能となるが、トラフィック量が増加して各コネクションに割り当て可能な転送レートが低下すると、A T M ノード内に蓄積されるセル量が増加し、輻輳状態に陥るコネクションが発生する。

【 0 0 0 7 】

従来の G F R では、輻輳が発生した場合、セル廃棄によって無効となったパケットを送信側端末からの再送によって回復するという消極的な対策をとっており、輻輳の発生を未然に防止するためのトラフィック量に応じた端末送信セル量の制御は行われていない。

【 0 0 0 8 】

また、A B R では、送信側端末による使用帯域 A C R (送信セル量) の制御は

、送信側端末から送出したRMセルが受信側端末で折り返され、送信側に戻ってきた時点で行われているため、トラフィックの状態変化に応じた迅速な帯域制御を行うことができず、伝送路の空き帯域を常時有効利用することができない。

【0009】

本発明の目的は、各コネクションに最低帯域を保証し、トラフィックの変動に応じて各コネクションに空き帯域を割り当て、輻輳の発生の未然に防止できるようにしたATM通信装置を提供することにある。

本発明の他の目的は、コネクション毎の伝送帯域を予め決められた帯域範囲内で動的に制御し、ATM網における各伝送路の帯域を有効利用できるようにしたATMセル転送制御方法を提供することにある。

【0010】

【課題を解決するための手段】

上記目的を達成するために、本発明では、複数の入力回線と複数の出力回線に接続され、上記各入力回線から受信されたセルを各セルのヘッダに含まれるコネクション識別情報によって特定される上記複数の出力回線のうちの1つに送出するATM通信装置において、(a) 上記各入力回線から受信されたセルを一時的に蓄積するためのバッファメモリと、(b) 上記バッファメモリ内の蓄積セルが出力回線別にコネクション対応のセルキューを形成するように、上記各入力回線から受信されたセルを上記バッファメモリ内に書き込むための書き込み制御装置と、(c) 上記バッファメモリに形成された各セルキューから、コネクション毎に予め決められた最低帯域を保証し、予め決められた最大帯域を超えない範囲でセルを読み出すための読み出し制御装置と、(d) 蓄積セル量が予め設定された閾値を超えたセルキューからの読み出しセルに輻輳表示を付すための手段とを有することを特徴とする。

【0011】

上記読み出し制御装置は、例えば、(c1) 各出力回線毎に、該出力回線に多重化された複数のコネクションに各々の最低帯域を保証してタイムスロットを割り当てるための情報を記憶した保証帯域テーブルと、(c2) 各出力回線毎に、多重化された各コネクションに許容される空きタイムスロットの割り当て範囲を

示す情報を記憶した共有帯域テーブルと、(c3) 上記保証帯域テーブルで指定された接続のセルキューに送出すべきセルがないために空き状態となったタイムスロットと、上記保証帯域テーブルで接続が指定されていない空きタイムスロットとにおいて、上記共有帯域テーブルを参照してセルを読み出すべき接続を決定するための手段とを有することを特徴とする。

【0012】

また、本発明は、それぞれ複数の入力回線と複数の出力回線とに接続され複数のノードからなるATM網におけるATMセル転送制御方法において、

上記何れかのノードで、蓄積セルが出力回線別に接続対応のセルキューを形成するように、上記各入力回線から受信されたATMセルをバッファメモリに書き込むステップと、

上記ATMノードで、上記バッファメモリに形成された各セルキューから、接続毎に予め決められた最低帯域を保証し、予め決められた最大帯域を超えない範囲に帯域制御しながらATMセルを読み出し、蓄積セル量が予め設定された閾値を超えたセルキューからの読み出しセルには輻輳表示を付した上で、接続と対応した出力回線にATMセルを送出するステップとを含むことを特徴とする。

【0013】

本発明によれば、ATMノードが実際に輻輳状態となる前に、セルキューからの読み出しセルには輻輳表示を付し、上記輻輳表示が付されたATMセルの宛先端末装置で、受信ATMセルの送信元端末装置に対して、輻輳が発生したことを示す制御セル(RMセル)を送信し、上記制御セルを受信した送信元端末装置で、ATMセルの送出量を抑制することによって、ATMノードでの輻輳の発生を未然に防止できる。

【0014】

【発明の実施の形態】

以下、本発明の実施例を図面を参照して説明する。

図1は、本発明を適用したATM通信システムの1実施例として、複数の入力回線(入力ハイウェイ) $IN-i$ ($i=1\sim n$)と複数の出力回線(出力ハイウェイ

イ) $OUT-i$ ($i = 1 \sim n$) とに接続される ATM 交換機を示す。

【0015】

各入力回線 $IN-i$ に入力される ATM セル 50 は、図 2 に示すように、5 バイトのセルヘッダ 51 と、48 バイトのペイロード部（情報フィールド）52 とからなり、上記セルヘッダ 51 は、コネクション識別子である VPI/VCI と、3 ビットのペイロードタイプ PT と、1 ビットのセル損失優先表示 CLP と、ヘッダ誤り制御情報 HEC とを含む。ペイロードタイプ PT の 3 ビットを A、B、C とすると、ビット A は、そのセルがユーザセルか管理用のセルかの区別、ビット B は輻輳の有無を示し、ビット C は、フレーム（パケット）の継続、終了を識別するためのセグメントタイプ表示ビットとなっている。

【0016】

各入力回線 $IN-i$ から入力された ATM セル 50 は、各入力回線と対応した複数の入力回線インタフェースを含む入力処理部 10 でヘッダ情報を書き換えた後、信号線 51 を介して、バッファメモリ 11 のセルバッファ領域 11A に入力される。上記ヘッダ情報の書き換えには、コネクション識別子（ VPI/VCI ）の書き換えと、入力セルを送出すべき出力回線（または出力ポート）の番号 p を含む内部ヘッダの付加とが含まれる。

【0017】

入力処理部 10 は、上記信号線 51 への入力セルの送出に先立って、該入力セルの出力回線番号 p と、セルヘッダから抽出されたコネクション識別子およびセグメントタイプを、それぞれ信号線 52A、52B、52C を介して、書き込み制御装置 13 に通知する。上記書き込み制御装置 13 と入力処理部 10 は、書き込みサイクルを示す制御クロック WCK に同期して動作している。

【0018】

書き込み制御装置 13 は、出力回線番号毎に、各出力回線に多重化されているコネクションの識別子と対応してポインタアドレスを記憶した書き込みアドレス管理テーブル 13T と、出力回線番号毎に、コネクション識別子と対応してキュー管理情報を記憶したキュー管理テーブル 15 とを具備し、各書き込みサイクルにおいて、図 3 に示すフローチャートに従った書き込み制御動作を実行する。

即ち、書き込み制御装置 1 3 は、信号線 5 2 A ~ 5 2 C から入力セルの出力回線番号 p、コネクション識別子、セグメントタイプを受信すると（ステップ 1 3 1）、上記出力回線番号 p と対応したキュー管理テーブル 1 5 - p から、上記コネクション識別子をもつキュー管理情報を読み出す（1 3 2）。

【 0 0 1 9 】

上記キュー管理テーブル 1 5 - p は、図 4 に示すように、回線番号 p の出力回線に多重化されているコネクションの識別子（V P I / V C I）1 5 1 と対応して、バッファメモリ 1 1 に形成されたセルキューの長さ（蓄積セル数）1 5 2 と、セル送信抑制のための閾値 1 5 3 と、受信中のセルと同一パケットに属した先行セルの廃棄の有無を示す廃棄フラグ 1 5 4 とを示す複数のキュー管理情報エントリを記憶している。上記閾値 1 5 3 は、例えば、各コネクション毎の最大帯域の値に応じて決定される。

【 0 0 2 0 】

書き込み制御装置 1 3 は、信号線 5 2 C から受信したセグメントタイプから、受信セルが 1 つのパケットの最終セグメントを含むセル（以下、E O P セルと言う）か否かを判定する（1 3 3）。受信セルが E O P セル以外のセル（先頭セルまたは中間セル）場合は、バッファメモリ 1 1 のセルバッファ領域 1 1 A がオーバーフロー状態か否かを判定し（1 3 4）、もし、オーバーフロー状態となっていた場合、キュー管理テーブル 1 5 - p における該当エントリの廃棄フラグをセル廃棄の発生を示す状態“1”に変更し（1 3 5）、受信セルをバッファメモリ 1 1 に書き込むことなく、この書き込みサイクルを終了する。

【 0 0 2 1 】

上記セルバッファ領域 1 1 A がオーバーフロー状態か否かは、空きアドレスメモリ 1 4 に残っている空きアドレスの個数によって判断できる。もし、セルバッファ領域 1 1 A がオーバーフロー状態でなければ、キュー管理情報の廃棄フラグ 1 5 5 をチェックし（1 3 6）、廃棄フラグが“1”、すなわち、先行セルが廃棄されていた場合は、上記受信セルをバッファメモリ 1 1 に書き込むことなく、この書き込みサイクルを終了する。

【0022】

ステップ136で廃棄フラグが“0”の場合、または、ステップ133で受信セルがEOPセルの場合、書き込み制御装置13は、出力回線番号pに対応する書き込みアドレス管理テーブル13T-pから、上記コネクション識別子と対応するポインタアドレスを読み出して(140)、信号線53に出力する。

上記ポインタアドレスは、バッファメモリ11に書き込みアドレスWAとして与えられ、これによって、入力処理部10から信号線51に出力された受信セルが、セルバッファ領域11AのアドレスWAに書き込まれ、空きアドレスメモリ14から信号線54に取り出されたメモリアドレスが、上記受信セルと対をなすポインタアドレスとして、バッファメモリ11のポインタ領域11BのアドレスWAに書き込まれる(141)。

【0023】

信号線54に取り出されメモリアドレスは、書き込み制御装置13によって、今回、書き込みアドレスWAとして使用したポインタアドレスに代わる次のポインタアドレスとして、書き込みアドレス管理テーブル13T-pに記憶される(142)。次回、同一の出力回線番号pで同一コネクション識別子をもつATMセルが入力された時、上記次ポインタアドレスを書き込みアドレスWAとして、セルバッファ領域へのセルの書き込みが行われる。これによって、バッファメモリ11内には、出力回線別に、同一コネクション識別子を持つ一連のATMセルをポインタアドレスで順次にリンクした論理的なセルキューが多数形成される。

【0024】

書き込み制御装置13は、上述したバッファメモリ11へのATMセルの書き込みに連動して、上記キュー管理テーブル15-pの該当エントリにおいて、セル数152をインクリメントすると共に、廃棄フラグ155を“0”に設定し(143)、キューフラグテーブル16を更新する(144)。

上記キューフラグテーブル16は、図9で後述するように、同一出力回線に多重化された複数のコネクションについて、蓄積セルの有無をフラグビット“1”または“0”によって表示するためのものであり、上記キュー管理テーブル15と同様、出力回線番号と対応した複数のテーブル16-p(p=1~n)からなっ

ている。上記ステップ 1 4 4 では、受信セルの出力回線番号 p と対応するキューフラグテーブル $16-p$ の上記コネクション識別子と対応するビットが“1”に設定される。

【0025】

上記書き込み制御によって、バッファメモリ 11 には、図 5 に示すように、コネクション識別子と対応した論理的なセルキュー $110-i$ が形成される。上記セルキューには、例えば、既に一部のセル $C11 \sim C15$ が出力済みとなっているパケット $P10$ の残りセル $C16$ 、 $C17$ と、次のパケット $P20$ に属したセル $C21 \sim C23$ とが蓄積される。パケット $P20$ に属した新たなセル $C24$ が受信された時点で、もし、バッファメモリがオーバーフロー状態になった場合は、セル $C24$ が廃棄される。

【0026】

本発明の ATM 通信装置では、一旦、セル廃棄が発生すると、廃棄セル $C24$ と同一のパケット $P20$ に属した後続セル $C25 \sim C26$ は、セル受信時のバッファメモリの空き状態に無関係に次々と廃棄され、廃棄パケット $P20$ の EOP セル $C27$ と、それに続く新たなパケットの受信セルがセルキュー $110-i$ に追加される。この場合、パケット $P20$ の宛先装置では、セル廃棄が発生する前にセルキューに蓄積されたセル $C23$ を受信した後、暫くして EOP セル $C27$ を受信し、受信セル $C23$ と EOP セル $C27$ との関係から、パケット $P20$ の一部（セル $C24 \sim C26$ ）が欠落したことを認識できる。この場合、宛先装置は、送信側装置に対して、上記パケットの再送を要求することになる。

【0027】

バッファメモリ 11 に蓄積された ATM セルとポインタアドレスは、読み出し制御装置 17 によって読み出される。読み出し制御装置 17 は、出力回線番号毎に各コネクション識別子と対応してポインタアドレスを記憶するための読み出しアドレス管理テーブル 17T を備えており、信号線 58、59 を介して出力コネクション選択部 200 と接続されている。

【0028】

読み出し制御装置 17 は、書き込みサイクルと交互に現れる読み出しサイクル

を示すための制御クロック R C K をカウントして、セルを送出すべき出力回線番号 p と、各出力回線上のタイムスロット番号 s とを発生し、これを信号線 5 8 を介して出力コネクション選択部 2 0 0 に与える。出力コネクション選択部 2 0 0 は、後述するように、保証帯域テーブル 1 8、共有帯域テーブル 1 9、制御情報テーブル 2 0 を参照して、上記回線番号 p の出力回線の第 s タイムスロットにセル送すべきコネクションの番号を決定し、信号線 5 9 に出力する。

【 0 0 2 9 】

読み出し制御装置 1 7 は、信号線 5 9 をからコネクション識別子を受け取ると、出力回線番号 p と対応するキュー管理テーブル 1 5 - p から、上記コネクション識別子と対応するキュー管理情報エントリを読み出し、該コネクションの蓄積セル数（キュー長） 1 5 2 が閾値（T H） 1 5 3 を越えているか否かを判定する。

【 0 0 3 0 】

もし、キュー長が閾値 T H を超えていた場合は、信号線 5 6 A を介して出力制御部 1 2 に、E F C I（Explicit Forward Congestion Indication）ビットの挿入を指示し、上記出力回線番号 p とコネクション識別子に基づいて、読み出しアドレス管理テーブル 1 7 T からポインタアドレスを読み出す。上記ポインタアドレスは、信号線 5 7 を介して、バッファメモリ 1 1 に読み出しアドレス R A として与えられ、これによって、セルバッファ領域 1 1 A から信号線 5 5 A に A T M セルが読み出され、同時に、ポインタ領域 1 1 B から信号線 5 5 B にポインタアドレスが読み出される。

【 0 0 3 1 】

読み出し制御装置 1 7 は、上述したバッファメモリ 1 1 からの A T M セルの読み出しに同期して、信号線 5 6 B に出力回線番号 p を出力する。出力制御部 1 2 は、信号線 5 5 A に出力された A T M セルから内部ヘッダを除去し、これを上記出力回線番号 p が示す出力回線 O U T - p に出力する。この時、信号線 5 6 A から E F C I ビットの挿入指示信号を受けていた場合は、上記 A T M セルのヘッダ部に含まれるペイロードタイプ表示ビット P T（3 ビット）の中の第 2 ビット（E F C I ビット）を「輻輳中」を示すビット状態“1”にした後、出力回線 O U

T-pに送出する。

【0032】

ポインタ領域11Bから信号線55Bに読み出されたポインタアドレスは、読み出しアドレスRAとして使用された現在のポインタアドレスに代わる次ポインタアドレスとして、読み出しアドレス管理テーブル17Tに記憶される。また、読み出しアドレスRAとして使用済みとなったポインタアドレスは、空きアドレスメモリ14に解放される。

【0033】

読み出し制御装置17は、バッファメモリ11からのATMセル読み出しの都度、上記出力回線番号pと対応するキュー管理テーブル15-pで、上記コネクション識別子と対応するエントリの蓄積セル数152をデクリメント(-1)し、カウント値がゼロとなった場合は、フラグテーブル16-pの上記コネクション識別子と対応するビットを“0”に変更する。

【0034】

出力コネクション選択部200は、読み出し制御装置17が信号線58に出力した出力回線番号pとタイムスロット番号sに基づいて、セルフフラグテーブル16、保証帯域テーブル18、共有帯域テーブル19、制御情報テーブル20を参照し、セルを送出すべきコネクションの識別子を決定し、これを信号線59に出力する。

【0035】

上記保証帯域テーブル18、共有帯域テーブル19および制御情報テーブル20は、セルフフラグテーブル16と同様、それぞれ出力回線番号と対応した複数のテーブル18-i($i=1\sim n$)、19-i($i=1\sim n$)、20-i($i=1\sim n$)からなる。

ここで、出力回線OUT-jに多重化された各コネクションについて、例えば、図6に示すコネクション定義テーブル30-jで指定された帯域を保証する場合を考える。

【0036】

コネクション定義テーブル30-jは、回線番号jを持つ出力回線上に多重

化された複数のコネクションについて、コネクションの識別子 31 と、最大帯域 (PCR) 32 と、最低 (保証) 帯域 (mCR) 33 と、共有帯域 34 との関係を示している。

【0037】

共用帯域 34 は、最大帯域 33 から最低帯域 34 を差し引いた値 (PCR - mCR) となっている。通常、コネクション識別子 31 は、VPI/VCI で示されるが、ここでは、説明の都合上、出力回線 OUT-j にコネクション識別子 A、B、C、D、E を持つ 5 つのコネクションが多重化された場合を想定する。以下、これらのコネクションをコネクション A、B、C、D、E と呼ぶこととする。

【0038】

図 7 は、上記コネクション定義テーブル 30-j に基づいて作成される保証帯域テーブル 18-j の構成を示す。

帯域保証テーブル 18-j は、出力回線 OUT-j 上の一定期間分の出力帯域において、該出力回線に多重化された各コネクションの割当てタイムスロットを示している。この場合、タイムスロットの割当ては、コネクション定義テーブル 30-j に定義された各コネクションの最低帯域 33 に従ったウェイト比で行われる。

【0039】

今、出力回線 OUT-j 上で各タイムスロットが 0.1Mbit/s 帯域をもつと仮定すると、30 タイムスロット期間の出力帯域は、3Mbit/s になる。コネクション定義テーブル 30-j によれば、コネクション A は、最低帯域が 0.4Mbit/s となっているため、コネクション A には、コネクション定義テーブル 30-j 上で 4 個のタイムスロットが割当てられる。同様に、最低帯域が 0.3Mbit/s のコネクション B には、3 個のタイムスロットが割当てられる。

【0040】

帯域保証テーブル 18-j は、3Mbit/s の出力帯域に相当する 30 タイムスロット分の指定コネクションを記憶する 30 個のエントリ領域からなり、図 7 では、最低帯域値の大きいコネクションから順に、各コネクションが出来るだけ均等

なセル間隔を持つようにタイムスロットが割当てられている。この例では、コネクションA～Dの最初のタイムスロットを連続する第1～第5タイムスロットに割当てているが、例えば、図8に示すように、各コネクションの最初のタイムスロット位置を離間させ、割当てタイムスロットが出来るだけ分散するようにしてもよい。

【0041】

図9は、出力回線OUT-jと対応した共有帯域テーブル19-jの実施例を示したものである。

共有帯域テーブル19-jは、コネクション識別子A～Eと対応したフラグビットパターン19A～19Eを記憶している。各フラグビットパターンは、コネクション定義テーブル30-jにおける共有帯域34に相当するタイムスロット数を示すためのものであり、タイムスロット数に等しい連続したフラグビットパターンを含んでいる。この例では、フラグビットパターンのビット長は、共有帯域34の最大値に合わせてある。

【0042】

コネクション定義テーブル30-jによれば、コネクションBが共有帯域の最大値0.5Mbit/sを有し、タイムスロット数が5となるため、コネクションBのフラグビットパターン19Bは“11111”となる。同様に、コネクションAは、共有帯域の値が0.4Mbit/sで、タイムスロット数が4となるため、フラグビットパターン19Aは“11110”となっている。

【0043】

上記共有帯域テーブル19-jのフラグビットパターンは、各コネクションが使用可能な空きタイムスロットの数を意味しており、例えば、コネクションBが空きタイムスロットでセルを1回送出すると、図(B)に示すように、ビットパターン19Bが“11111”から“11110”に変更される。コネクションBは、空きタイムスロットによるセルの送出回数が5回となった時点でフラグビットパターンが“00000”になり、その後の空きタイムスロットの使用が禁止される。本実施例によれば、各コネクションは、保証帯域テーブル18-jで保証されたタイムスロットと、上記共有帯域テーブル19-jのフラグビットパターンが示す

空きタイムスロットとを最大限に利用した場合、コネクション定義テーブル30-jが示す最大帯域32の範囲内でセル送出したことになる。

上記共有帯域テーブル19-jのフラグビットパターンは、図7、図8に示した保証帯域テーブルにおけるタイムスロット位置が一巡して、第1タイムスロットに戻った時点で、図7の(A)に示すビットパターンに初期化される。

【0044】

図10は、出力コネクション選択部200が備える空きタイムスロットへのコネクション割当て機能を概略的に示した図である。

出力コネクション選択部200は、読み出し制御装置17から指定された出力回線番号pの第s番目のタイムスロットが空き状態であることが判明すると、上記出力回線番号pと対応した共有帯域テーブル19-pに記憶されたフラグビットパターン群における第1ビットの集合ビットパターン（図9に太枠で示すビット列）190-pと、上記出力回線番号pと対応するフラグテーブル16-pが示すビットパターンの論理積（AND）をとる。

【0045】

この場合、上記2つのビットパターン190-p、16-pは、同一ビット位置が同一コネクションのフラグとなるように、コネクション識別子順のビット配列となっている。従って、上記論理積（AND）の演算結果は、空きタイムスロットの使用権があり、且つ、バッファメモリ11内のセルキューに蓄積セルを持つ送信待ちコネクションをビット“1”で示したビットパターン22となる。

【0046】

コネクション決定論理23は、上記論理積演算によって得られたビットパターン22と、制御情報テーブルメモリ20-pに記憶された最優先コネクション指定情報20Bとに基づいて、空き状態にある第sタイムスロットでセル送信すべきコネクションを決定する。上記再優先コネクション指定情報は、空きタイムスロット（共有帯域）が同一のコネクションに連続的に割当てられるのを回避するためのものであり、例えば、コネクション識別子配列において、前回の共有帯域割当てコネクションの次に位置するコネクションと対応するビット位置を示す。

【0047】

コネクション決定論理23は、ビットパターン22中の上記再優先コネクション指定情報が示すビットが“1”であれば、該ビットと対応するコネクション識別子を信号線59に出力し、次のビット位置を新たな最優先コネクション指定情報20Bとしてメモリ20-pに記憶する。上記再優先コネクション指定情報が示すビットが“0”の場合は、上記ビットパターン22中の次のビットから循環的に判定し、最初に見つかったビット“1”に対応するコネクション識別子を信号線59に出力し、次のビット位置を新たな最優先コネクション指定情報としてメモリ20Bに記憶する。ビットパターン22におけるビット位置からコネクション識別子への変換は、制御情報テーブル20-pに記憶されたコネクション識別子配列情報22Aを参照して行われる。

【0048】

図11は、読み出し制御装置17が実行する制御動作フロー示す。

読み出し制御17は、制御クロックRCKに同期して、出力ポート番号を示すパラメータpの値をインクリメントし（ステップ171）、pの値と出力回線番号の最大値Pmaxとを比較する（172）。パラメータpの値がPmaxを超えた場合は、pの値を初期値1に戻し（173）、保証帯域テーブル18におけるタイムスロット番号を示すパラメータsの値をインクリメントする（174）。次に、パラメータsの値を最大値Smaxと比較し（175）、パラメータsの値がSmaxを超えた場合は、その値を初期値（s=1）に戻す（176）。

【0049】

読み出し制御装置17は、上記パラメータp、sの値を出力コネクション選択部に与え、出力コネクションを決定させる（200）。セル送出すべきコネクション識別子が決定すると、出力ポート番号pと対応するキュー管理テーブル15-pから上記コネクション識別子と対応するキュー管理情報を読み出し（177）、廃棄フラグ154の状態と、蓄積セル数（キュー長）152が閾値153を超えているか否かを判定する（178）。上記閾値153は、図5で符号THで示すように、バッファメモリ11のセルバッファ領域11Aに形成された各コネクション毎のセルキュー110-iにおける許容蓄積セル数を示している。

【0050】

本実施例では、キュー長152が閾値THを超えた場合、または廃棄フラグが“1”になっていた場合、読み出し制御17は、当該コネクションにおけるセルの送出レートが許容範囲を超えているものと判断し、セル送信元装置に送信セル量の抑制を指示する。上記送信セル量の抑制は、信号線56Aを介して、読み出し制御17から出力処理部12に輻輳表示(EFCI)ビットの挿入を指示し(179)、上記指示を受けた出力処理部12が、セルキュー110-iから読み出されたユーザセルのヘッダ部におけるペイロードタイプ(PT)フィールドのEFCIビットを“1”に変更することによって、受信側装置に輻輳の発生を通知し、受信側装置がRMセルを送信側装置に折り返すことによって達成される。

【0051】

読み出し制御17は、上記EFCIビットの挿入を指示した後、出力ポート番号pと対応する読み出しアドレス管理テーブル17T-pから上記コネクション識別子と対応する読み出しアドレスRAを取り出し、この読み出しアドレスRAに従ってバッファメモリ11からATMセルとポインタアドレスを読み出す(180)。尚、セル送出すべきコネクションが存在しなかった場合は、空きセルが送信される。

【0052】

この後、読み出し制御装置17は、キュー管理テーブル15-pの上記コネクション識別子と対応する蓄積セル数152のカウント値を1セル分減算し(181)、蓄積セル数がゼロになった場合は(182)、フラグテーブル16-pの上記コネクション識別子と対応するセルフラグを“0”に変更する。

【0053】

図12は、出力コネクション選択部200が実行する制御動作のフローチャートを示す。

出力コネクション選択部200は、読み出し制御装置17からパラメータp、sを受け取ると、まず、タイムスロット番号sの値を判定し(201)、タイムスロット番号sが初期値(s=1)になった時点で、出力回線番号pと対応する共有帯域テーブル18-pのフラグビットを初期のビットパターンに戻す(20

2)。

【0054】

出力コネクション選択部200は、出力回線番号pと対応する保証帯域テーブル18-pの第sタイムスロットを参照し(203)、指定コネクションの有無を判定する(204)。指定コネクションがあれば、出力回線番号pと対応するフラグテーブル16-pを参照し(204)、上記指定コネクションにおける蓄積セルの有無を判定する(205)。上記指定コネクションに蓄積セルがあった場合は、該指定コネクションをATMセルの読み出し対象コネクションに決定する(207)。

【0055】

保証帯域テーブル18-pで第sタイムスロットに指定コネクションがなかった場合、または、指定コネクションに蓄積セルがなかった場合は、出力回線番号pと対応する共有帯域テーブル19-pとフラグテーブル16-pのフラグビットパターンの論理積を演算する(210)。演算結果を判定し(211)、演算結果の値がゼロの場合は、セル送出すべき出力コネクションなしと判断する(212)。

【0056】

演算結果がゼロでなければ、演算結果が示すビットパターンから再優先コネクション情報に基づいて出力コネクションを決定し(213)、その後で再優先コネクション情報と出力コネクションの共有帯域フラグパターンを更新する(214、215)。

上記ステップ207または213で決定した出力コネクションの識別子、またはステップ212で決定した出力コネクションなしを示す選択結果は、信号線59を介して読み出し制御部17に回答される。

【0057】

図13は、本発明による輻輳回避制御手順を示す。

図において、1Aは送信側端末装置、1Bは受信側端末装置、2は上述した構成をもつATM交換機であり、50-1～50-4は、上記送信側端末装置1Aから送出された端末装置1B宛のATMセルを示している。

【 0 0 5 8 】

送信側端末装置 1 A からの送出セル量が増え、例えば、予め申告された最大帯域 (PCL) を超えた場合、ATM 交換機 2 内に形成される上記端末 1 A - 1 B 間のコネクションと対応するセルキューの蓄積セル量が増加し、キュー長が閾値 TH を超えてしまう。本発明の ATM 交換機 2 では、キュー長が閾値 TH を超えた場合、バッファメモリ 1 1 が実際にセル廃棄状態に至ったか否かには関係なく、上記セルキューからの読み出しセルの EFCI ビットを “1” に設定することによって、受信端末装置 1 B に、あたかも ATM 交換機 2 内で輻輳が発生したかの如く通知し、受信端末装置 1 B から送信側端末装置 1 A に RM セル 6 0 - 1、6 0 - 2 を折り返すようにしている。

【 0 0 5 9 】

RM セルは、図 1 4 に示すように、ユーザセルと同様、5 バイトのヘッダ部 6 1 と 4 8 バイトのペイロード部 6 2 とからなり、RM セルのヘッダ部 6 1 には、例えば、バーチャルパスの場合、バーチャルチャネル識別子 (VCI) フィールドに “6” を設定し、ペイロードタイプ識別子 (PTI) フィールドに “1 1 0” が設定される。バーチャルコネクションの場合は、上記 PTI に “1 1 0” が設定される。

【 0 0 6 0 】

RM セルの第 6 バイトから始まるペイロード部 6 2 は、第 6 バイトに RM プロトコル識別子を含み、第 7 バイトの第 1 ~ 第 5 ビットを将来利用される予約領域、第 6 ビットを後方輻輳通知用の BN (Backward Notification) ビット、第 7 ビットを輻輳表示用の CI (Congestion Indication) ビット、第 8 ビットを RM セルの転送方向を示す DIR (Direction) ビットとしている。RM セルの第 8、第 9 バイトは、予約領域となっており、第 1 0、第 1 1 バイトには、現在のセルレート (CCR : Current Cell Rate)、第 1 2、第 1 3 バイトには、最低セルレート (mCR : minimum Cell Rate)、第 1 4、第 1 5 バイトには、明示的セルレート (ER : Explicit Cell Rate) が設定される。第 1 6 バイト ~ 第 5 1 バイトと、第 5 2 バイトの第 3 ~ 第 8 ビットは、将来利用される予約領域となっており、第 5 2 バイトの第 1、第 2 ビットと第 5 3 バイトは、ペイロード情報の巡回冗長性

検査用の符号CRCが設定される。

【0061】

ATM交換機2から輻輳表示を含むユーザセル50を受信した受信側端末装置1Bは、送信側端末装置1Aに、CIビットとDIRビットを“1”に設定したRMセル60を送信することによって、セル送出量の抑制を促す。送信側端末装置1Aは、CIビットが“1”に設定されたRMセルを受信すると、ATM網における輻輳を回避するために、送出セル量を抑制する。上記送出セル量の抑制動作は、CIビット＝“1”のRMセルの送信停止が確認されるまで継続される。

【0062】

以上の実施例では、各コネクション識別子と対応して、共通バッファメモリ11内に、ポインタアドレスでリンクされた論理的な可変長セルキューを形成し、キュー長が閾値THを越えたコネクションについて、送信側端末装置に通知して送出セル量を抑制させ、輻輳の発生を未然に回避するようにしている。また、仮に、バッファメモリの容量不足によってセル廃棄が発生した場合、廃棄セルと同一のパケットに属した後続セルを廃棄することによって、無用セルによってバッファメモリと回線帯域が使用されるのを防止している。

【0063】

本発明の他の実施形態として、バッファメモリ11を予め固定長の複数のバッファ領域に分割し、各コネクションに固定長のバッファ領域を割り当てることによって、上記バッファ領域を固定長の個別セルキューとして、FIFO形式でセルの書き込み、読み出しを行うようにしてもよい。

固定長の個別セルキューでは、各キュー毎に、次に読み出すべきセル領域を読み出しアドレスポインタRAP、次に書き込むべきセル領域を書き込みアドレスポインタWAPとして記憶しておき、セルの読み出し／書き込みの都度、ポインタRAP／WAPを1セル分ずつ循環的に更新すればよい。

【0064】

例えば、図1のATM交換機において、出力回線毎に設けた各キュー管理テーブル15に、コネクション識別子と対応して、使用すべきバッファ領域（セルキュー）の識別子とポインタWAP、RAPを記憶しておき、書き込み制御装置1

3は、入力セルの出力回線番号pとコネクション識別子に基づいて、キュー管理テーブル15-pからキュー識別子と書き込みアドレスポインタWAPを読み出し、上記キュー識別子が示すバッファ領域の上記ポインタWAPが示すセル領域に入力セルを書き込んだ後、アドレスポインタWAPを更新する。一方、読み出し制御装置17は、出力回線番号pと出力コネクション選択部200が指定したコネクション番号とに基づいて、キュー管理テーブル15-pからキュー識別子と読み出しアドレスポインタRAPを読み出し、上記キュー識別子が示すバッファ領域の上記ポインタRAPが示すセル領域からセルを読み出した後、アドレスポインタRAPを更新する。

【0065】

上述した固定長の個別セルキュー方式を採用した場合、書き込みアドレス管理テーブル13Tと、読み出しアドレステーブル17T、バッファメモリのポインタ領域11Bが不要となる。但し、固定長の個別セルキュー方式では、共通バッファ方式と異なり、コネクション毎に蓄積可能なセル数に制限（上限値）があるため、セル書き込み時点で蓄積セル数が上限値に達していれば、セル廃棄が発生する。

セルの廃棄は、出力セルのEFCIビットを“1”に設定するための閾値THを蓄積セル数の上限値よりも十分に低く設定し、蓄積セル数が上限値に達する前に、送信側端末装置に送出セル量を抑制させることによって回避できる。しかしながら、送信側端末と受信側端末との間に多数のノードが介在すると、セル抑制制御の応答が遅れる。

【0066】

例えば、トラフィックの増加によって各コネクションへの未使用帯域の割り当て量が減少し、ATM網内での転送レートが最低帯域に近い帯域まで低下した場合や、逆に、送信側端末が最大帯域を超えるレートでセルを送出した場合は、何れかのノードにおいて蓄積セル量が漸増し、蓄積セル数が閾値THを超えたセルキューからの読み出しセルに輻輳表示が付加される。この場合、送信側端末と受信側端末との間に多数のノードが介在すると、受信側端末で発生したRMセルが送信側端末に到着するまでの間に、セルキューが溢れ、セルが廃棄される可能性

がある。セル廃棄の可能性は、閾値THを低くすることによって低減できる。また、セルキューが可変長になる共通バッファ方式を採用すれば、セル廃棄の可能性を一層低減できる。

【0067】

固定長の個別セルキューを採用した場合、例えば、各セルキューに蓄積中のパケットの先頭セルの格納位置をポインタHCPとしてキュー管理テーブル15に記憶しておけば、セル廃棄が発生した時、書き込みポインタWAPをHCPの値に戻すことによって、廃棄されたセルと同一のパケットに属した既に蓄積済みの先行セルを一括して廃棄することが可能となる。この場合、上記パケットの後続セルを（EOPセルを含めて）次々と廃棄することによって、パケット単位のセル廃棄が可能となる。

【0068】

もし、パケットの先頭セルがセルキューから読み出し済みで、上記ポインタHCPがクリアされた状態となっていた場合は、書き込みポインタWAPを読み出しポインタRAPの値に戻すことによって、蓄積セルを全て廃棄する。この場合、後続セルを次々と廃棄して、廃棄パケットのEOPセルと、その後に受信される次のパケットのセル群をセルキューに蓄積するようにすればよい。

【0069】

上述したように、バッファメモリに既に蓄積済みのセルを含めて、パケット単位でセルを廃棄することにより、ATMノードにおける輻輳を急速に解消できる。また、後続のセルが廃棄されたために転送しても無意味となる先行セルの送出を止めることによって、ATM網の下流における無用セルのトラフィックを抑制できる。

【0070】

【発明の効果】

以上の説明から明かなように、本発明によれば、各コネクションの最低帯域を保証し、且つ、伝送路の空き帯域を各コネクションの最大帯域の範囲内で有効に利用したATMセル転送が行われるため、ATMノードにおけるセルのスループットが向上し、結果的に、コネクション当たりに必要なバッファメモリ容量を低

減できる。

【 0 0 7 1 】

更に、本発明によれば、バッファメモリにおける蓄積セル量がコネクション毎に予め設定された閾値を超えた時、送信元装置からの送出セル量を抑制するための制御動作が開始されるため、バッファメモリにおける蓄積セル量の増加を抑え、セル廃棄の発生を未然に防止できる。また、本発明によれば、仮にセル廃棄が発生した場合でも、廃棄セルと同一のパケットに属した後続セルを廃棄し、可能ならば廃棄セルと同一のパケットに属した既に蓄積済みの先行セルも廃棄することによって、輻輳状態を速やかに解消し、A T M 網リソースを有効に利用することが可能となる。

【図面の簡単な説明】

【図 1】

本発明による A T M 通信装置の 1 実施例を示すブロック図。

【図 2】

A T M セルのフォーマットを示す図。

【図 3】

図 1 に示した書き込み制御装置 1 3 の動作を示すフローチャート。

【図 4】

図 1 に示したキュー管理テーブル 1 5 の 1 実施例を示す図。

【図 5】

図 1 に示したバッファメモリ 1 1 に形成される論理的なセルキューを説明するための図。

【図 6】

同一回線上に多重化される複数のコネクションに関する定義テーブルの 1 例を示す図。

【図 7】

図 1 に示した保証帯域テーブル 1 8 の構成の 1 例を示す図。

【図 8】

保証帯域テーブル 1 8 の他の構成例を示す図。

【図 9】

図 1 に示した共有帯域テーブル 1 9 の構成の 1 例を示す図。

【図 1 0】

図 1 に示した出力コネクション選択部 2 0 0 が備える空きタイムスロットへのコネクション割当て機能を概略的に示した図。

【図 1 1】

図 1 に示した読み出し制御装置 1 7 の動作を示すフローチャート。

【図 1 2】

出力コネクション選択部 2 0 0 の動作を示すフローチャート。

【図 1 3】

本発明における輻輳回避のための制御手順を示す図。

【図 1 4】

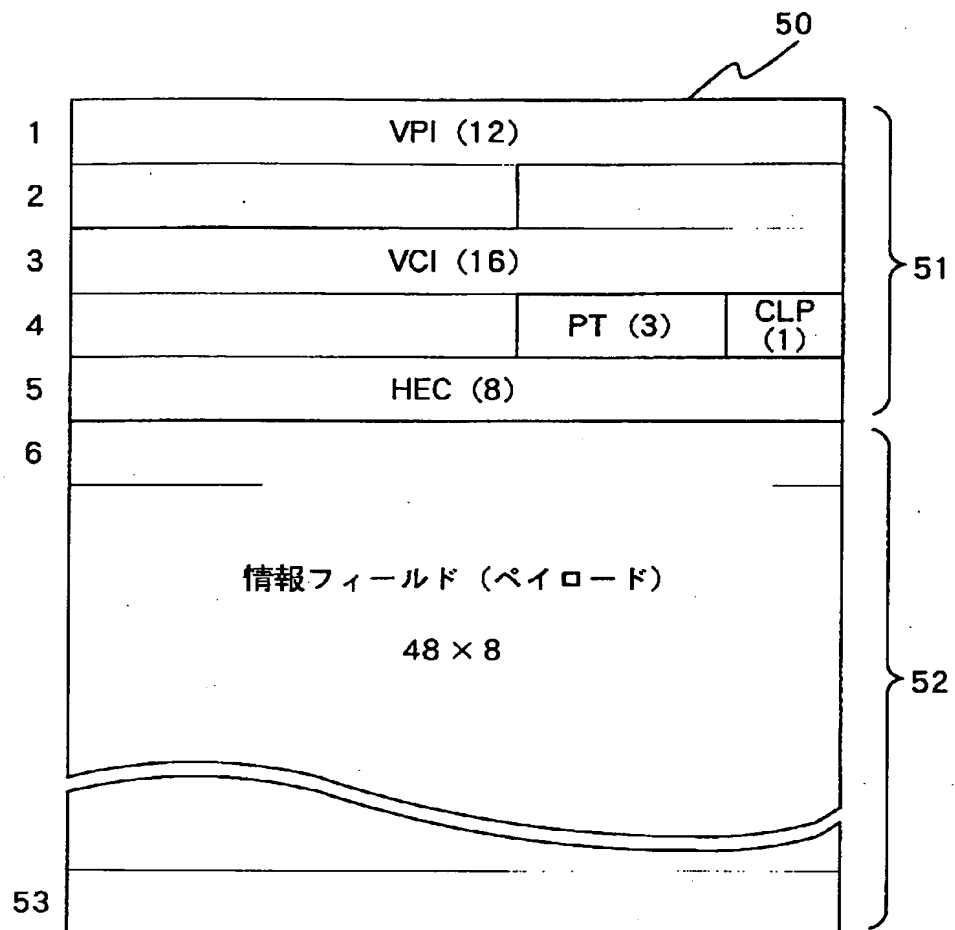
RMセルのセルフォーマットを示す図。

【符号の説明】

1 A : 送信側端末装置、1 B : 受信側端末装置、2 : A T M 通信装置、
1 0 : 入力処理部、1 1 : バッファメモリ、1 2 : 出力処理部、
1 3 : 書き込み制御装置、1 3 T : 書き込みアドレス管理テーブル、
1 4 : 空きアドレスメモリ、1 5 : キュー管理テーブル、
1 6 : キューフラグテーブル、1 7 : 読み出し制御装置、1 7 T : 読み出しアドレス管理テーブル、1 8 : 保証帯域テーブル、1 9 : 共有帯域テーブル、
2 0 : 制御情報テーブル、2 0 0 : コネクション選択部、
5 0 : A T M ユーザーセル、6 0 : R M セル。

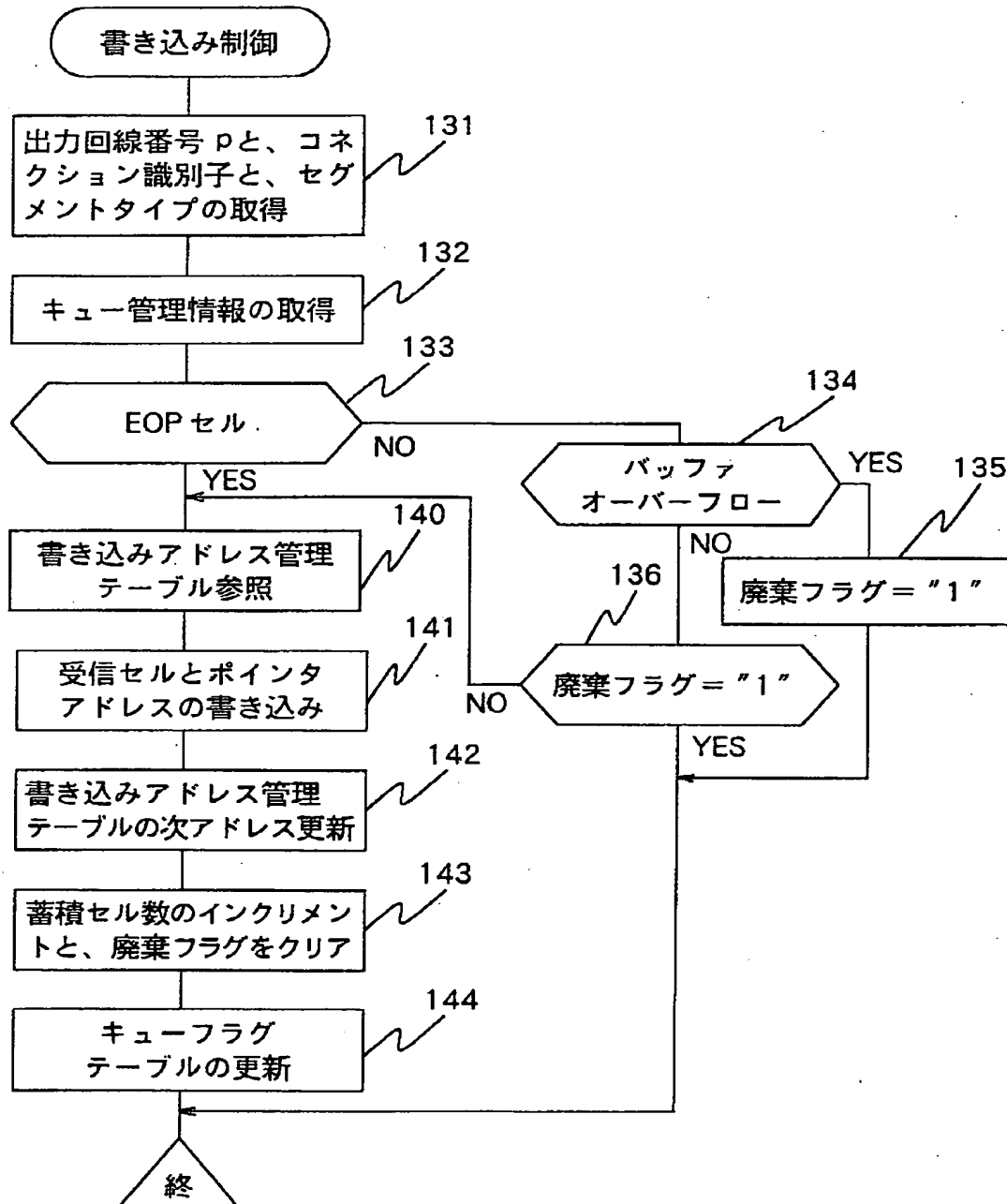
【図 2】

図 2



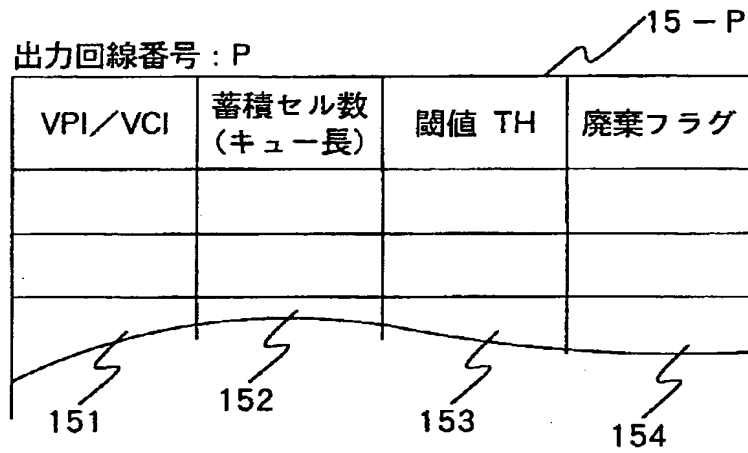
【図 3】

図 3



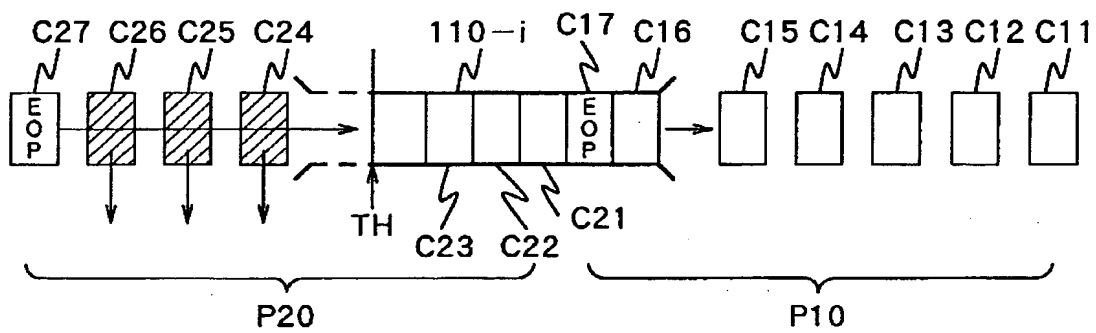
【図 4】

図 4



【図 5】

図 5



【図 6】

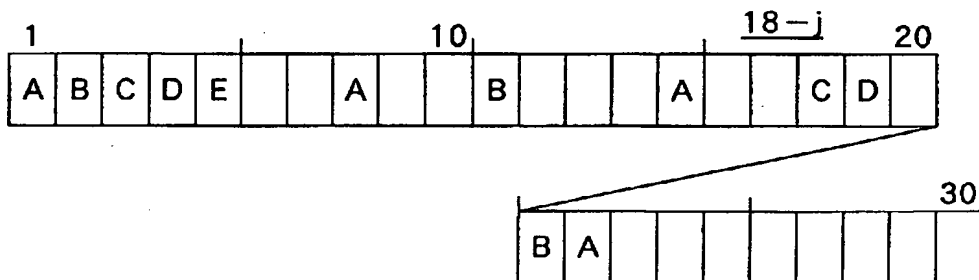
図 6

コネクション 識別子	最大帯域 (PCR)	最低帯域 (mCR)	共有帯域 (PCR - mCR)
A	0.8	0.4	0.4
B	0.8	0.3	0.5
C	0.6	0.2	0.3
D	0.4	0.2	0.2
E	0.4	0.1	0.3

(単位 Mbit/s)

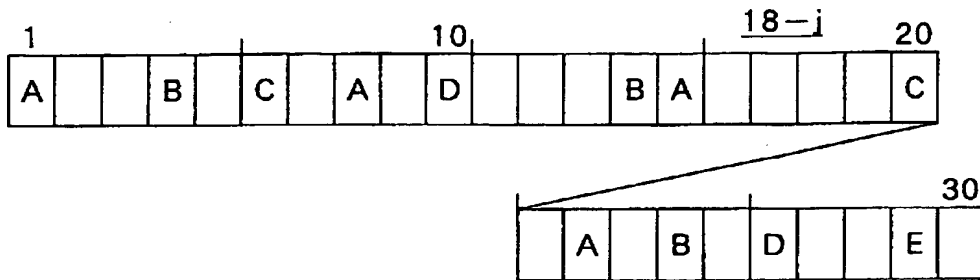
【図 7】

図 7



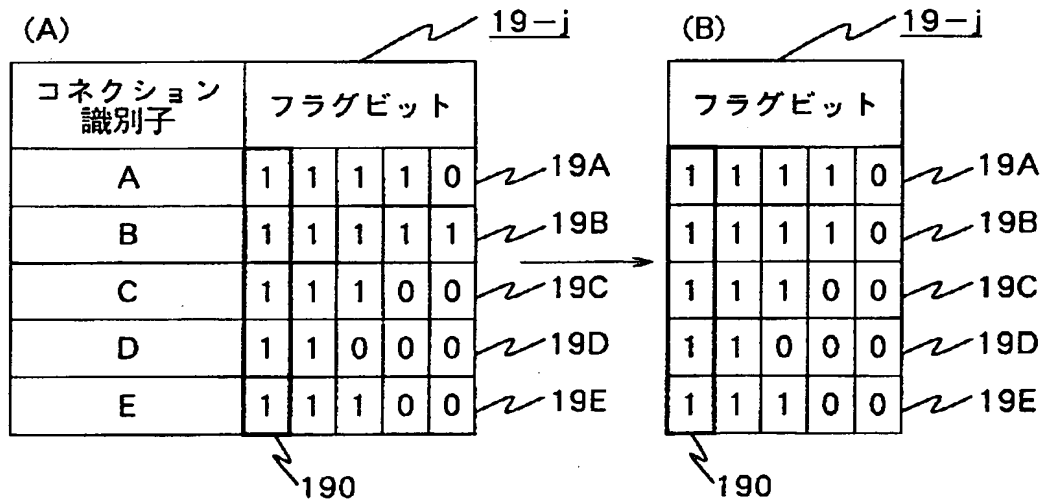
【図 8】

図 8



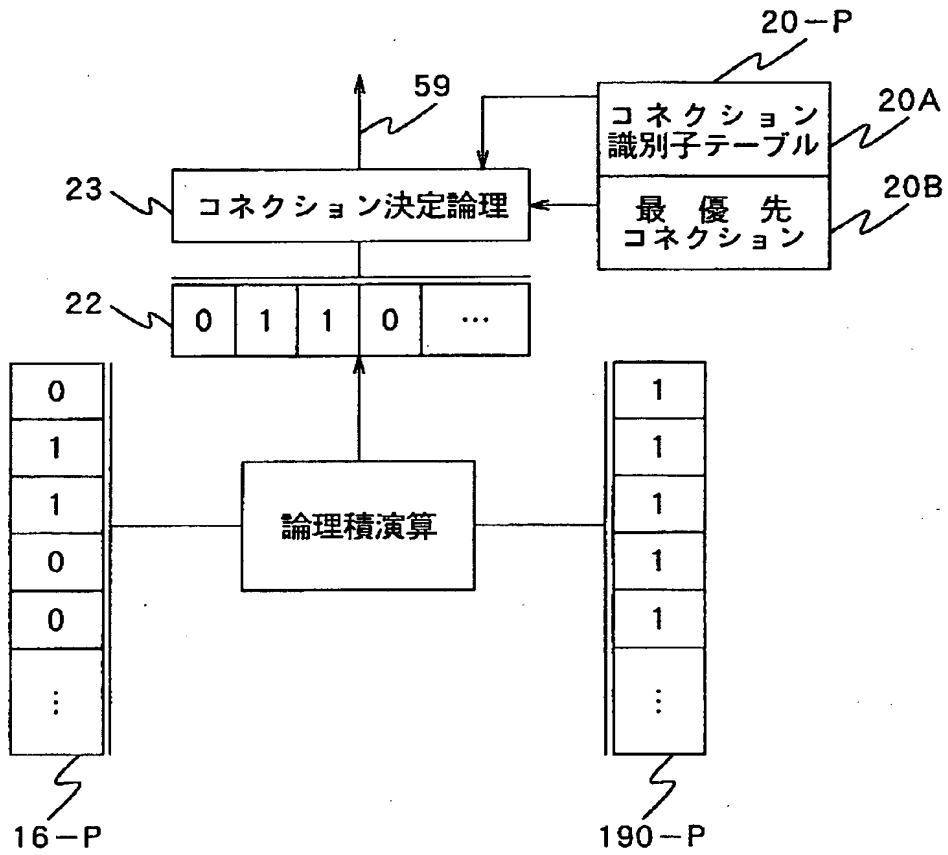
【図 9】

図 9



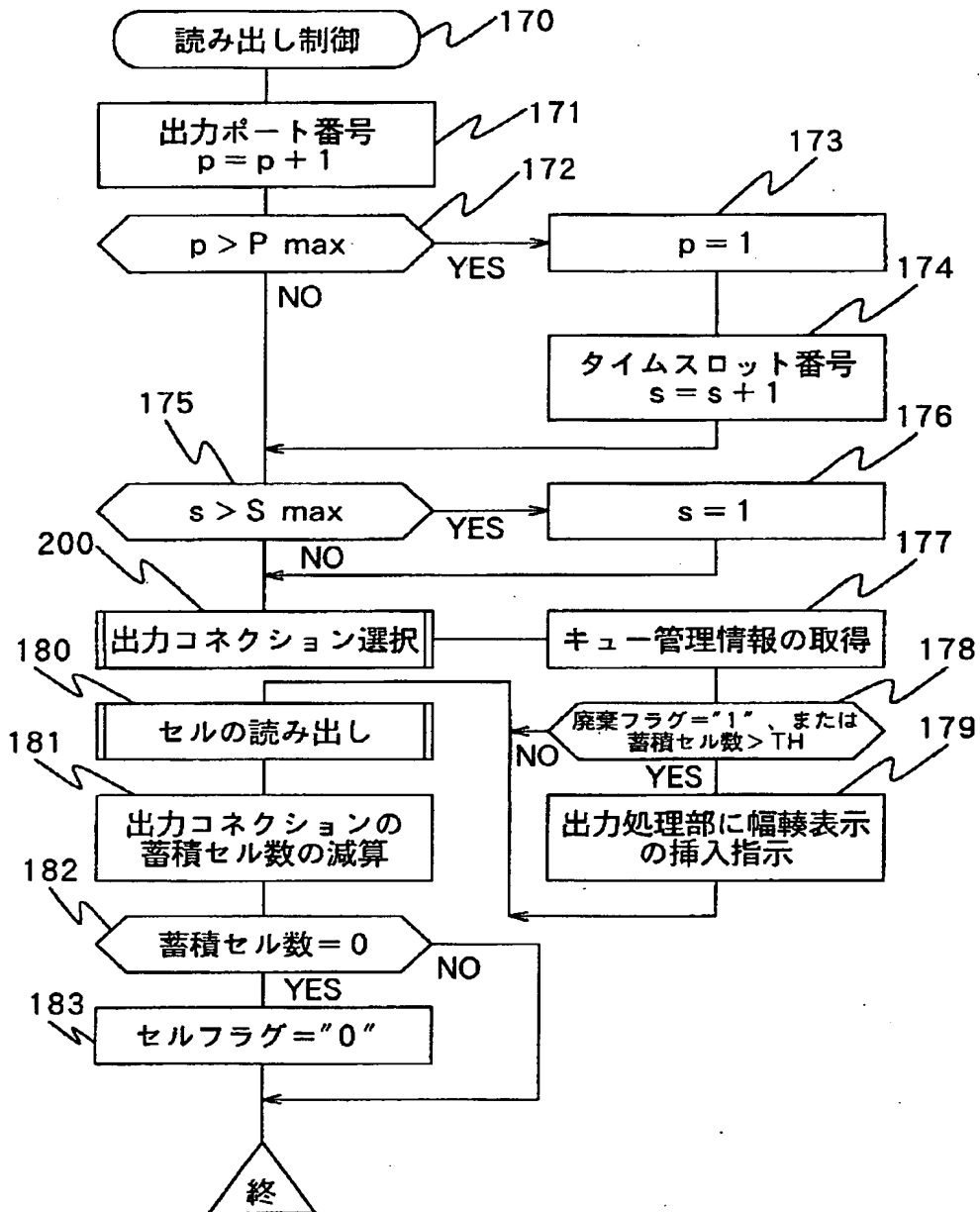
【図 10】

図 10



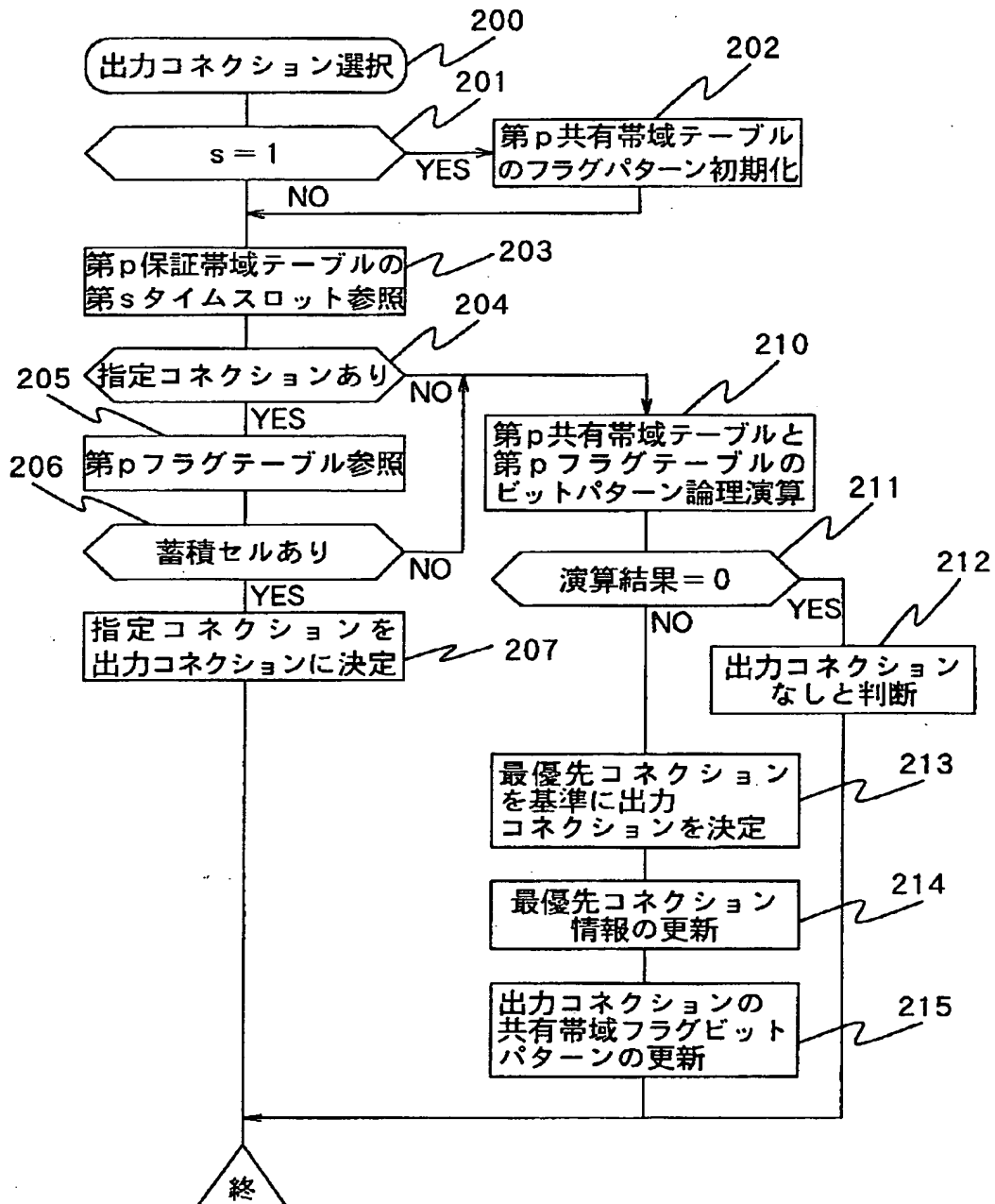
【図 11】

図 11



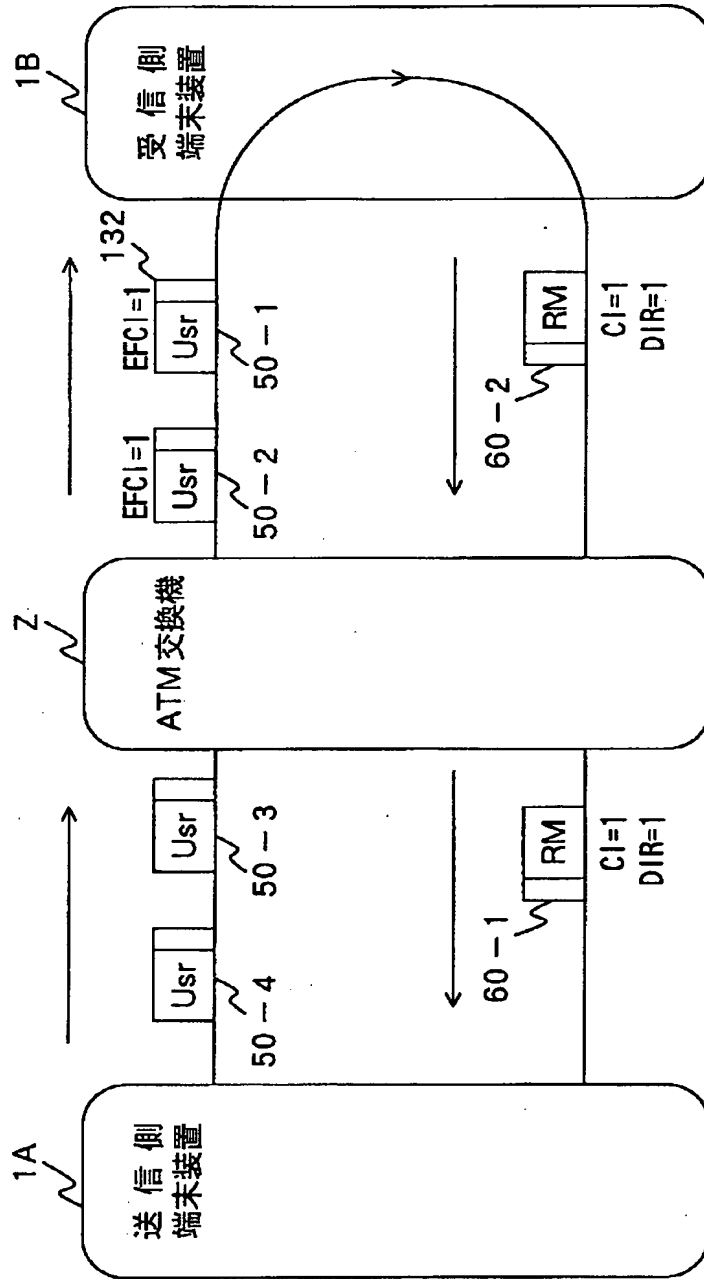
【図 12】

図 12



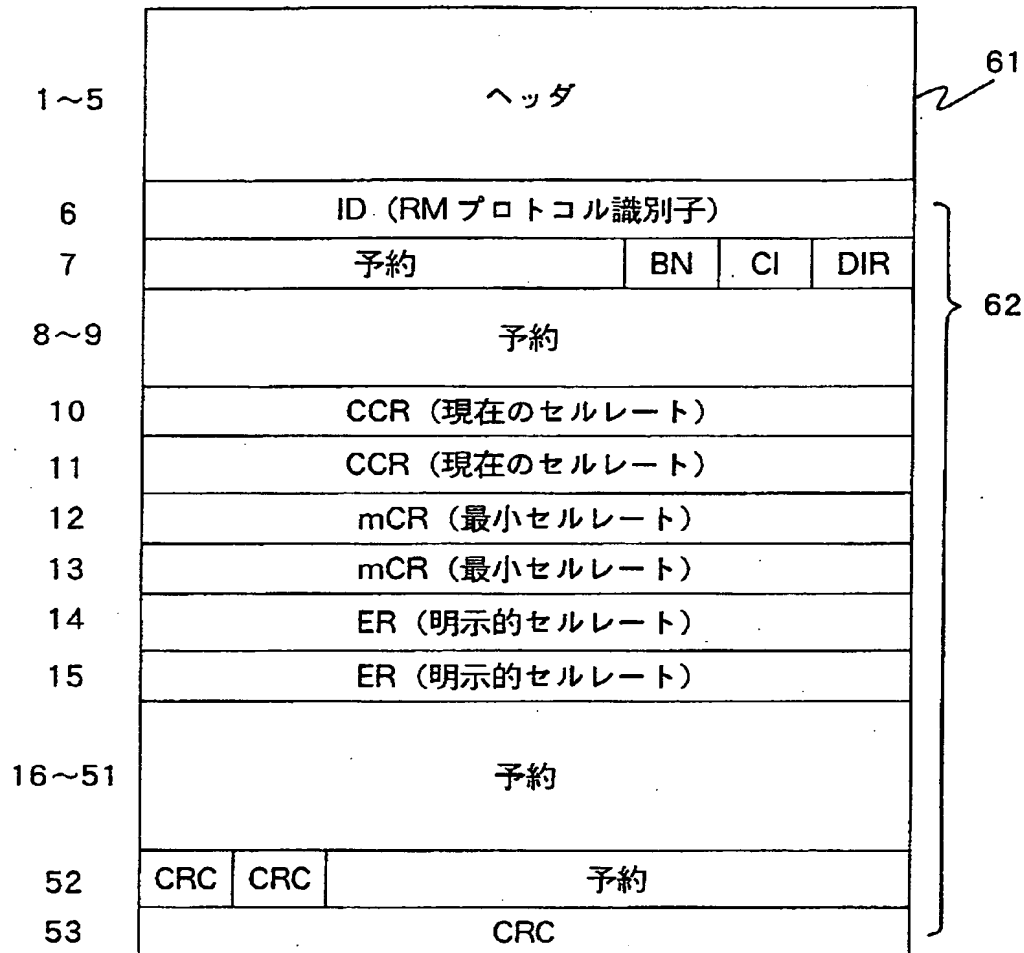
【図 13】

図 13



【図 14】

図 14



【書類名】 要約書

【要約】

【目的】 各コネクションに最低帯域を保証し、余剰帯域の分配による伝送路帯域の有効利用と輻輳の未然防止を可能とした A T M 通信装置の提供を目的とする。

【構成】 各入力回線からの受信セルを蓄積するためのバッファメモリ 1 1 と、上記バッファメモリ内の蓄積セルが出力回線別にコネクション対応のセルキューを形成するように、各受信セルを上記バッファメモリ内に書き込むための書き込み制御装置 1 3 と、上記各セルキューから、コネクション毎に予め決められた最低帯域を保証し、予め決められた最大帯域を超えない範囲でセルを読み出すための読み出し制御装置 1 7 と、蓄積セル量が予め設定された閾値を超えたセルキューからの読み出しセルに輻輳表示を付すための手段 1 2 とを有する A T M 通信装置。

【選択図】 図 1

出 願 人 履 歴 情 報

識別番号 [000005108]

1. 変更年月日	1990年 8月31日
[変更理由]	新規登録
住 所	東京都千代田区神田駿河台4丁目6番地
氏 名	株式会社日立製作所